

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 09-293057

(43)Date of publication of application : 11.11.1997

(51)Int.Cl.

G06F 15/16

(21)Application number : 08-131124

(71)Applicant : NEC CORP

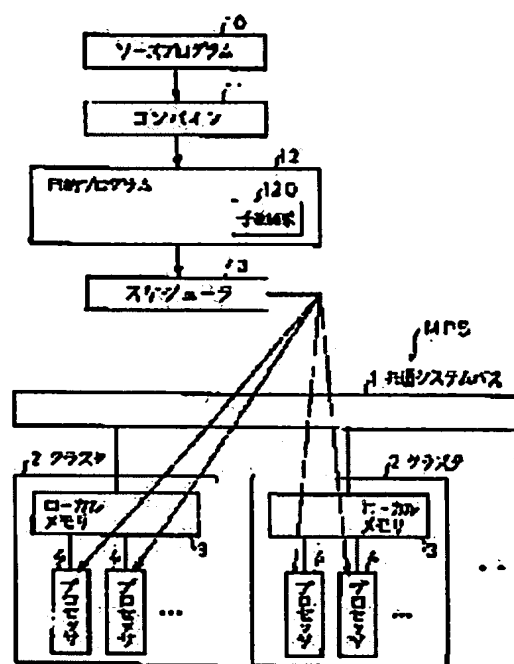
(22)Date of filing : 26.04.1996

(72)Inventor : FUNDU KATSUAKI

(54) TASK ALLOCATION METHOD IN HIERARCHICAL STRUCTURE TYPE MULTIPROCESSOR SYSTEM**(57)Abstract:**

PROBLEM TO BE SOLVED: To perform efficient parallel processing by the hierarchical structure type multiprocessor system.

SOLUTION: When a source program 10 is translated, a compiler 11 predicts the execution times of respective tasks which can be processed in parallel and overhead times at the time of the execution of the tasks by clusters different from a main cluster and incorporates them as prediction results 120 in an object program 12. A scheduler 13 when allocating the tasks to processors judges whether the tasks are completed earlier by expecting free processors to be obtained in the main cluster 2 or assigning the tasks to free processors in other clusters unless free processors to which all the tasks are assigned are present in the main cluster 2, and then allocates the tasks to the cluster which will complete the tasks.

**LEGAL STATUS**

[Date of request for examination] 26.04.1996

[Date of sending the examiner's decision of rejection] 23.03.1999

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平9-293057

(43) 公開日 平成9年(1997)11月11日

(51) Int.Cl.⁶

G 0 6 F 15/16

識別記号

4 3 0

庁内整理番号

F I

G 0 6 F 15/16

技術表示箇所

4 3 0 B

審査請求 有 請求項の数 3 F D (全 8 頁)

(21) 出願番号

特願平8-131124

(22) 出願日

平成8年(1996)4月26日

(71) 出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72) 発明者 分銅 勝昭

東京都港区芝五丁目7番1号 日本電気株式会社内

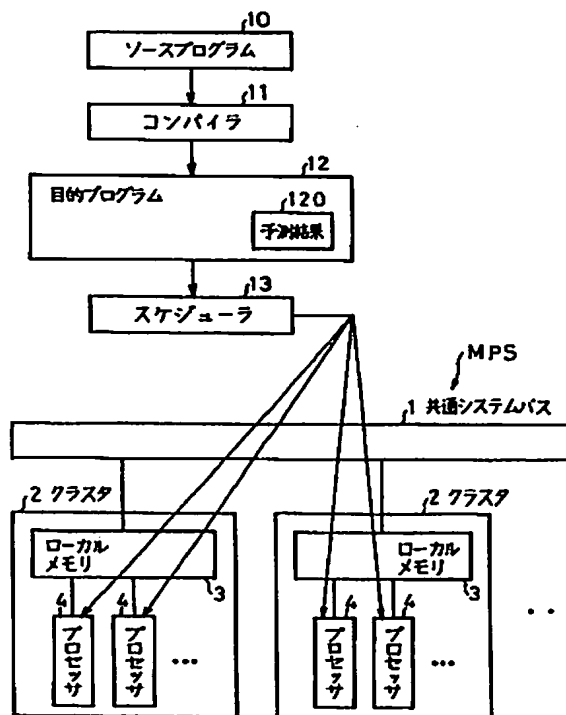
(74) 代理人 弁理士 境 廣巳

(54) 【発明の名称】 階層構造型マルチプロセッサシステムにおけるタスク割り当て方法

(57) 【要約】

【課題】 階層構造型マルチプロセッサシステムにおいて効率の良い並列処理を実現する。

【解決手段】 ソースプログラム10の翻訳時、コンパイラ11は、並列処理可能な各タスクの実行時間と、タスクを主クラスタと異なるクラスタで実行した場合のオーバーヘッド時間とを予測して目的プログラム12に予測結果120として組み込む。スケジューラ13は、タスクをプロセッサに割り当てる際に、並列処理可能な複数のタスクの全てを割り当てるだけの空きプロセッサが主クラスタ2に存在しない場合、予測結果120を利用して、主クラスタ2に空きプロセッサが生じるのを待った方が早いのか、それとも他のクラスタの空きプロセッサにタスクを割り当てた方が早いのかを判断し、処理が早くなる側のクラスタにタスクを割り当てる。



1

2

【 特許請求の範囲】

【 請求項1 】 メモリと該メモリを共有する複数のプロセッサとから構成されるクラスタを複数備え、これら複数のクラスタが共通システムバスを通じて相互にデータ転送可能に接続された階層構造型マルチプロセッサシステムにおけるタスク割り当て方法において、ソースプログラムを翻訳して目的プログラムを生成するコンパイラにおいて、並列化の指示に従って並列処理可能な複数のタスクを生成した際に、各タスクの実行時間を予測すると共にタスクを前記目的プログラムを主として実行する主クラスタと異なるクラスタで実行した場合のオーバーヘッド時間を予測して、これらの予測結果を目的プログラムに付加し、目的プログラムのタスクをプロセッサに割り当てるスケジューラにおいて、並列処理可能なタスクは基本的に前記主クラスタのプロセッサ群に割り当てるようにするが、全タスクを割り当てるだけの空きプロセッサが不足している場合には、主クラスタに空きプロセッサが生じるのを待った方が早いのか、それとも他のクラスタの空きプロセッサにタスクを割り当てた方が早いのかを、前記予測結果を利用して判断し、処理が早くなる側のクラスタにタスクを割り当てることを特徴とする階層構造型マルチプロセッサシステムにおけるタスク割り当て方法。

【 請求項2 】 タスクを前記主クラスタと異なるクラスタで実行した場合のオーバーヘッド時間を、当該タスクを他のクラスタのプロセッサで実行させるためにそのクラスタのローカルメモリへ前記主クラスタのローカルメモリから転送しておく必要のあるデータの転送時間と、当該タスクの処理によって書き換えられた前記他のクラスタのローカルメモリのデータを前記主クラスタのローカルメモリに転送する時間とを、少なくとも考慮して予測することを特徴とする請求項1記載の階層構造型マルチプロセッサシステムにおけるタスク割り当て方法。

【 請求項3 】 並列処理可能な複数のタスクのうち次に割り当てようとするタスクのオーバーヘッド時間と、並列処理可能な複数のタスクのうち既に主クラスタに割り当てられているタスクの実行時間および割り当て時刻から判明する空きプロセッサが生じるまでの待ち時間とを比較して、主クラスタに空きプロセッサが生じるのを待った方が早いのか、それとも他のクラスタの空きプロセッサにタスクを割り当てた方が早いのかを判断することを特徴とする請求項1または2記載の階層構造型マルチプロセッサシステムにおけるタスク割り当て方法。

【 発明の詳細な説明】

【 0 0 0 1 】

【 発明の属する技術分野】 本発明は階層構造型マルチプロセッサシステムで並列処理を行う場合のタスク割り当て方法に関する。

【 0 0 0 2 】

【 従来の技術】 マルチプロセッサシステムの種類に、図 50

6 に示すように、複数のプロセッサ4 とそれらで共有されるローカルメモリ3 とから構成されるクラスタ2 を複数備え、これら複数のクラスタ2 を共通システムバス1 によって相互にデータ転送可能に接続した階層構造型マルチプロセッサシステムがある。この階層構造型マルチプロセッサシステムの特徴は、各クラスタ2 毎にローカルメモリ3 を有する為、全てのプロセッサ4 で1 つのメモリを共有する通常の密結合マルチプロセッサシステムに比べてメモリアクセス競合の頻度が低下することである。但し、他のクラスタのローカルメモリ上のデータを必要とする場合には、そのデータを自クラスタのローカルメモリに転送する必要がある、時間がかかる。

【 0 0 0 3 】 このような特徴を有するため、或るユーザプログラムを階層構造型マルチプロセッサシステムで実行する場合、複数のクラスタの中から1 つのクラスタを主クラスタとして選択し、ユーザプログラムの開始から終了まで主クラスタ内のプロセッサに、ユーザプログラムを構成する各タスクを割り当てる方法が一般に採用されている。

【 0 0 0 4 】

【 発明が解決しようとする課題】 ところで、ユーザプログラムの或る処理を複数に分割してその各々を別々のタスクとしてマルチプロセッサシステムで並列処理する場合の、その分割方法として次の2 通りがある。その1 つは、例えば特開平1 - 1 5 2 5 7 1 号公報に示されるように、使用可能なプロセッサ台数を前提とし、ユーザプログラムの処理をその使用可能プロセッサ台数で均等に分割し、その各々を1 つのタスクとする方法であり、他の方法は、ソースプログラム中でユーザが予め並列化数を指示しておき、その並列化指示に従ってユーザプログラムの処理を分割し、その各々を1 つのタスクとする方法である。

【 0 0 0 5 】 前者のような分割方法の場合、従来のタスク割り当て方法でも問題は生じない。同時に使用可能なプログラム台数を前提に並列処理するタスク数が決定されるため、全てのタスクが並列処理されるからである。しかしながら、後者のような分割方法の場合、タスク数分の空きプロセッサが常に存在するとは限らないため、全てのタスクが並列処理される保証はない。この場合、従来のタスク割り当て方法では、常に1 つの主クラスタ内のプロセッサにタスクを割り当てるようにしている為、空きプロセッサ数が足りないと、空きプロセッサができるまで残りのタスクが必ず待たされることになる。

【 0 0 0 6 】 なお、主クラスタ中に空きプロセッサが無い場合、他のクラスタに空きプロセッサがあれば直ちにそのプロセッサにタスクを割り当てるようにすることが考えられる。しかしながら、前述したように他のクラスタのローカルメモリ上のデータを必要とする場合にはそのデータを自クラスタのローカルメモリに転送する必要がある、それには或る程度の時間がかかるため、他の

クラスタのプロセッサに割り当てると、そのタスクの実行終了時刻や後続の処理の開始が遅くなる場合があり、問題である。

【 0 0 0 7 】そこで本発明の目的は、並列処理可能なタスクを基本的には1つのクラスタのプロセッサ群に割り当てるようにするが、全タスクを割り当てるだけの空きプロセッサが存在しない場合には、割り当て先を1つのクラスタに限定せず、処理が早まるならば別のクラスタに割り当てることで、ユーザプログラムの処理時間の短縮を図ることにある。

【 0 0 0 8 】

【課題を解決するための手段】本発明は、メモリと該メモリを共有する複数のプロセッサとから構成されるクラスタを複数備え、これら複数のクラスタが共通システムバスを通じて相互にデータ転送可能に接続された階層構造型マルチプロセッサシステムにおけるタスク割り当て方法において、ソースプログラムを翻訳して目的プログラムを生成するコンパイラにおいて、並列化の指示に従って並列処理可能な複数のタスクを生成した際に、各タスクの実行時間を予測すると共にタスクを前記目的プログラムを主として実行する主クラスタと異なるクラスタで実行した場合のオーバーヘッド時間を予測して、これらの予測結果を目的プログラムに付加し、目的プログラムのタスクをプロセッサに割り当てるスケジューラにおいて、並列処理可能なタスクは基本的に前記主クラスタのプロセッサ群に割り当てるようにするが、全タスクを割り当てるだけの空きプロセッサが不足している場合には、主クラスタに空きプロセッサが生じるのを待った方が早い、それとも他のクラスタの空きプロセッサにタスクを割り当てた方が早い、前記予測結果を利用して判断し、処理が早くなる側のクラスタにタスクを割り当てることを特徴とする。

【 0 0 0 9 】また、タスクを前記主クラスタと異なるクラスタで実行した場合のオーバーヘッド時間を、当該タスクを他のクラスタのプロセッサで実行させるためにそのクラスタのローカルメモリへ前記主クラスタのローカルメモリから転送しておく必要のあるデータの転送時間と、当該タスクの処理によって書き換えられた前記他のクラスタのローカルメモリのデータを前記主クラスタのローカルメモリに転送する時間とを少なくとも考慮して予測することを特徴とする。

【 0 0 1 0 】更に、並列処理可能な複数のタスクのうち次に割り当てようとするタスクのオーバーヘッド時間と、並列処理可能な複数のタスクのうち既に主クラスタに割り当てられているタスクの実行時間および割り当て時刻から判明する空きプロセッサが生じるまでの待ち時間とを比較して、主クラスタに空きプロセッサが生じるのを待った方が早い、それとも他のクラスタの空きプロセッサにタスクを割り当てた方が早い、前記判断することを特徴とする。

【 0 0 1 1 】

【発明の実施の形態】次に本発明の実施の形態の例について図面を参照して詳細に説明する。

【 0 0 1 2 】図1は本発明の一実施例のシステム構成図である。同図において、MP Sは図6で説明した階層構造型マルチプロセッサシステムであり、各々が複数のプロセッサ4とそれらで共有されるローカルメモリ3とから構成される複数のクラスタ2が共通システムバス1によって相互にデータ転送可能に接続されている。また、10はユーザが作成したソースプログラムである。このソースプログラム10は高級言語で処理が記述されており、特に並列処理可能な部分についてはユーザが予めその並列化数を指示した並列化指示を埋め込んである。更に、11はソースプログラム10を翻訳して階層構造型マルチプロセッサシステムMP S向けの目的プログラム12を生成するコンパイラである。このコンパイラ11で生成される目的プログラム12中には、コンパイラ11の後述する処理によって、並列処理可能なタスクに関する実行時間とオーバーヘッド時間との予測結果120が埋め込まれている。また、13は目的プログラム12を階層構造型マルチプロセッサシステムMP Sで実行すべく、目的プログラム12を構成する各タスクをクラスタ2のプロセッサ4に割り当てるスケジューラである。このスケジューラ13は、目的プログラム12を実行するために少なくとも1つの空きプロセッサが存在する1つのクラスタ2を主クラスタとして選択し、基本的に主クラスタ内のプロセッサ群に目的プログラム12のタスクを割り当てる。但し、並列処理可能な複数のタスクを割り当てる際には割り当て先を主クラスタに限定せず、処理が早まるならば別のクラスタに割り当てる。

【 0 0 1 3 】図2はコンパイラ11の構成例とその処理例とを示している。コンパイラ11は、入力となるソースプログラム10を読み込み、構文解析を行って中間テキスト113を生成する解析部110と、中間テキスト113を読み込み、ユーザから指示された並列化指示に従って処理を並列化して、並列化中間テキスト114を生成する並列化部111と、並列化中間テキスト114から目的プログラム12を生成する生成部112とから構成され、特に並列化部111には、実行時間・オーバーヘッド時間予測手段1110が設けられている。

【 0 0 1 4 】この実行時間・オーバーヘッド時間予測手段1110は、並列化部111において、ソースプログラム10中の或る処理部分が並列化指示に従って複数の分割されてその各々が1つのタスクとされた場合に、図2のステップS1～S3の処理を行って、各タスクを主クラスタのプロセッサで実行したときの実行時間と、主クラスタとは別のクラスタのプロセッサで実行したときのオーバーヘッド時間を予測する手段である。この予測された各タスクの実行時間とオーバーヘッド時間を含む予測結果は生成部112を通じて目的プログラム12に予

5

測結果1 2 0として埋め込まれる。

【 0 0 1 5 】 実行時間・オーバーヘッド時間予測手段1 1 1 0 は、本実施例の場合、各タスクそれぞれに対して作成される命令の実行時間の総和(ループの場合には繰り返し回数も考慮に入れる) を求め、これを各タスクの実行時間とする(S 1)。

【 0 0 1 6 】 また実行時間・オーバーヘッド時間予測手段1 1 1 0 は、本実施例の場合、オーバーヘッド時間の大部分がデータ転送時間で占められることに鑑み、各タスクを主クラスタとは別のクラスタのプロセッサに割り当てた場合に、主クラスタとそのクラスタとの間で転送が必要となるデータのサイズを算出し(S 2)、この算出したデータサイズに単位サイズ当たりのデータ転送時間を乗じることによりデータ転送時間の総和を求め、これをそのタスクのオーバーヘッド時間とする(S 3)。

【 0 0 1 7 】 或るタスクを主クラスタと別のクラスタのプロセッサに割り当てた場合、主クラスタとそのクラスタとの間で転送が必要となるデータとしては、例えば次のようなものがある。

【 0 0 1 8 】 1 つは、当該タスクの処理を行う前段階として、テキストと、処理を行うのに最小限必要な入力データがある。これらのデータは、目的プログラムのこれまでの処理を行ってきた主クラスタのローカルメモリに存在しているため、そのローカルメモリから当該タスクが実行されるクラスタのローカルメモリへ転送しておく必要がある。

【 0 0 1 9 】 他の1 つは、当該タスクによって書き換えられるであろうと予測されるデータである。このようなデータは当該タスクが実行されるクラスタのローカルメモリ上で書き換えられるため、目的プログラムの主クラスタでの後続処理のために、主クラスタのローカルメモリへ転送しておく必要がある。

【 0 0 2 0 】 以上のような種類のデータはソースプログラム1 0 のコンパイル時点で判明する為、実行時間・オーバーヘッド時間予測手段1 1 1 0 はそれらのデータのサイズの総和を求め、そして、データ転送時間は転送されるデータのサイズにほぼ比例するので、算出したサイズに単位サイズ当たりのデータ転送時間を乗ずることにより、当該タスクを他のクラスタに割り当てた際のオーバーヘッド時間を求める。

【 0 0 2 1 】 なお、クラスタ間で転送が必要となるデータとしては、上述したデータが最もサイズが大きくなるため、それだけでオーバーヘッド時間を求めるようにしても良いが、例えば、処理の途中で他のタスクと同期処理が必要な場合、同期をとらなくてはならないデータを転送する必要があるため、この種のデータの転送時間も考慮するようにしても良い。但し、この種のデータの転送は1 度だけでなく複数回行われる場合があり、また双方向に転送されるので、それを考慮してデータ転送時間を求めることが必要である。

6

【 0 0 2 2 】 次に図1 のスケジューラ1 3 の動作について説明する。スケジューラ1 3 は、目的プログラム1 2 の実行に際して、複数のクラスタ2 のうちから少なくとも1 つの空きプロセッサが存在する1 つのクラスタを、目的プログラム1 2 を実行する主クラスタとして選択する。そして、基本的に主クラスタ内のプロセッサ群に目的プログラム1 2 のタスクを割り当てる。但し、並列処理可能な複数のタスクを割り当てる際に空きプロセッサが不足する場合は、主クラスタでプロセッサが空き状態になるのを待った方が早いのか、それとも他のクラスタの空きプロセッサにタスクを割り当てた方が早いのかを目的プログラム1 2 中の予測結果1 2 0 を利用して、処理が早くなる方にタスクを割り当てる。なお、並列処理可能な複数のタスクのうち最初に割り当てるタスクは必ず主クラスタのプロセッサに割り当てるため、若し、空きプロセッサが存在しなければ待ち状態となる。

【 0 0 2 3 】 図3 はスケジューラ1 3 が並列処理可能な複数のタスクを順次に割り当てる際に2 番目以降のタスクについて行う処理の一例を示している。同図に示すように、スケジューラ1 3 は、並列処理可能な次のタスクを割り当てる際、先ず、主クラスタ中のプロセッサの使用状況を確認し、空きプロセッサが存在するか否かを調べる(S 1 1)。主クラスタ中に空きプロセッサが存在する場合には、そのプロセッサに当該タスクを割り当てる(S 1 6)。

【 0 0 2 4 】 他方、主クラスタ中に空きプロセッサが存在しない場合、主クラスタに空きプロセッサが生じるを待ってその空きプロセッサに当該タスクを割り当てた方が処理が早いのか、それとも他のクラスタの空きプロセッサに当該タスクを割り当てた方が処理が早いのかを判定する。このために、先ず、主クラスタに空きプロセッサができるまでの待ち時間X を予測する(S 1 2)。この待ち時間X は、当該並列処理可能な複数のタスクであって主クラスタに既に割り当てられたタスクのうち、最も早く実行を終えるタスクの終了時刻までの時間とする。タスクの実行終了時刻は、その割り付け時刻に予測結果1 2 0 中に記述されたそのタスクの実行時間を加算して求める。次に、今回割り当てようとするタスクのオーバーヘッド時間(これも予測結果1 2 0 中に記述されている) が、上記待ち時間X より小さいか否かを判定する(S 1 3)。オーバーヘッド時間が待ち時間X より小さい場合、他のクラスタの空きプロセッサに当該タスクを割り当てた方が処理が早まる可能性が高いので、他のクラスタに空きプロセッサが存在するか否かを調べ(S 1 4)、存在すればその空きプロセッサに当該タスクを割り当てる(S 1 5)。なお、他のクラスタに空きプロセッサが存在しなかった場合にはステップS 1 1 に戻って上述した処理を繰り返す。一方、オーバーヘッド時間が待ち時間X より小さくない場合は、主クラスタに空きプロセッサが生じるのを待っていた方が処理が早まる可能性が高いの

7

で、ステップS 1 1 に戻って上述した処理を繰り返す。

【 0 0 2 5 】例えば図4 (A) に示すように処理A、処理B、処理Cから構成されるソースプログラム1 0 をコンパイラ1 1 が翻訳した結果、図4 (B) に示すような処理Aを実行するタスクT A、処理Bを並列実行する3つのタスクT B 0、T B 1、T B 2、処理Cを実行するタスクT Cから構成される目的プログラム1 2 が生成され、主クラスタの或るプロセッサでタスクT Aが実行され、その終了を契機に3つのタスクT B 0、T B 1、T B 2を割り当てる場合、主クラスタに3つの空きプロセッサがあれば、図5 (A) に示すようにタスクT B 0、T B 1、T B 2の全てが主クラスタ内のプロセッサに割り当てられる。しかし、例えば空きプロセッサが2つしかない、図5 (B) に示すようにタスクT B 0、T B 1を主クラスタの空きプロセッサに割り当てた時点で、空きプロセッサが無くなる。そこで、スケジューラ1 3は、タスクT B 2の割り当てにかかる図3の処理において、主クラスタに空きプロセッサが存在しないことを判定すると (S 1 1)、主クラスタに空きプロセッサがで
きままでの待ち時間Xを予測する (S 1 2)。現在の時刻をタスクT B 2の割り当て直後の時刻とすると、その待ち時間Xは図5 (B) に示す時間Xとなる。そこで、スケジューラ1 3は、この待ち時間XとタスクT B 2のオーバーヘッド時間 (図5 (B) のa + bの時間) との大小関係を調べる (S 1 3)。そして、オーバーヘッド時間が待ち時間Xより小さい場合には、図5 (B) に示すように、他のクラスタに空きプロセッサがあればそのプロセッサにタスクT B 2を割り当てる。こうすると、主クラスタに空きが生じるのを待ってタスクT B 2を割り当てる場合に比べて、図5 (B) に示す時間Yだけ処理時間が短縮できることになる。なお、他のクラスタに空きプロセッサが存在しない為に、ステップS 1 1 ~ S 1 4のループを繰り返していると、待ち時間Xは徐々に短くなるのに対してオーバーヘッド時間は固定なので、ついには待ち時間Xがオーバーヘッド時間以下になる。こうなると、タスクT B 2はもはや他クラスタへは割り当てられず、主クラスタに空きプロセッサが生じるのを待つことになる。

【 0 0 2 6 】以上本発明の実施例について説明したが、本発明は以上の実施例にのみ限定されず、その他各種の付加変更が可能である。例えば、上述した実施例では、並列可能な複数のタスクの各々についてオーバーヘッド時間を予測したが、並列処理可能な複数のタスクの割り当

8

て順序が定まっており、前述したように最初のタスクを必ず主クラスタに割り当てるようにしている場合にあっては、並列処理可能な複数のタスクのうちその先頭のタスクについてはオーバーヘッド時間の予測を省略することができる。

【 0 0 2 7 】

【 発明の効果 】以上説明したように本発明によれば、ソースプログラムの翻訳時点で、並列処理可能な各タスクの実行時間と、タスクを主クラスタと異なるクラスタで実行した場合のオーバーヘッド時間とを予測して目的プログラムに含めておき、スケジューラがタスクをプロセッサに割り当てる際に、並列処理可能な複数のタスクの全てを割り当てるだけの空きプロセッサが主クラスタに存在しない場合、目的プログラムに含められた予測結果を利用して、主クラスタに空きプロセッサが生じるのを待った方が早い、それとも他のクラスタの空きプロセッサにタスクを割り当てた方が早いかを判断し、処理が早くなる側のクラスタにタスクを割り当てるようにしたので、より効率の良い並列処理が可能となる。

【 図面の簡単な説明 】

【 図1 】本発明の一実施例のシステム構成図である。

【 図2 】コンパイラの構成例と処理例とを示す図である。

【 図3 】スケジューラの処理例を示すフローチャートである。

【 図4 】ソースプログラムと目的プログラムの例を示す図である。

【 図5 】並列処理可能なタスクのクラスタへの割り当てと実行時間との関係を示す図である。

【 図6 】階層構造型マルチプロセッサシステムの一例を示すブロック図である。

【 符号の説明 】

MP S …マルチプロセッサシステム

1 …共通システムバス

2 …クラスタ

3 …ローカルメモリ

4 …プロセッサ

1 0 …ソースプログラム

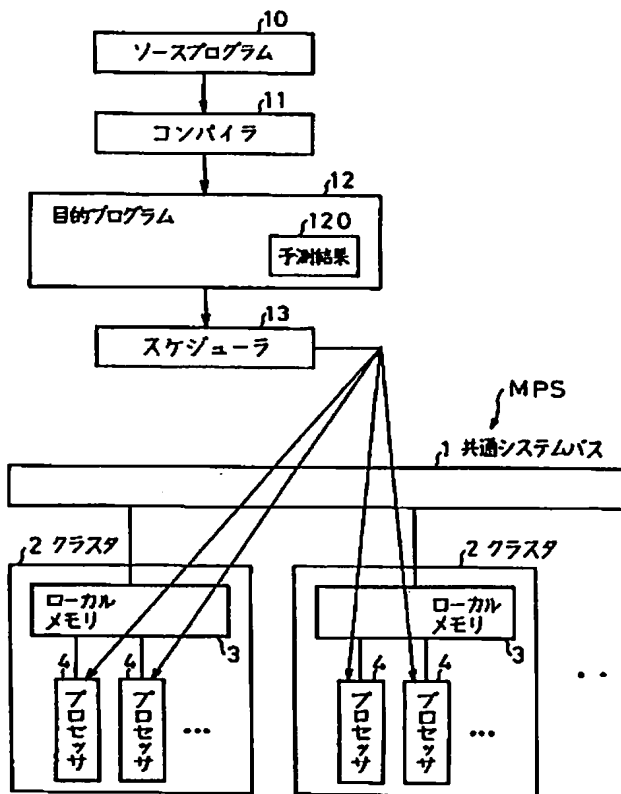
1 1 …コンパイラ

1 2 …目的プログラム

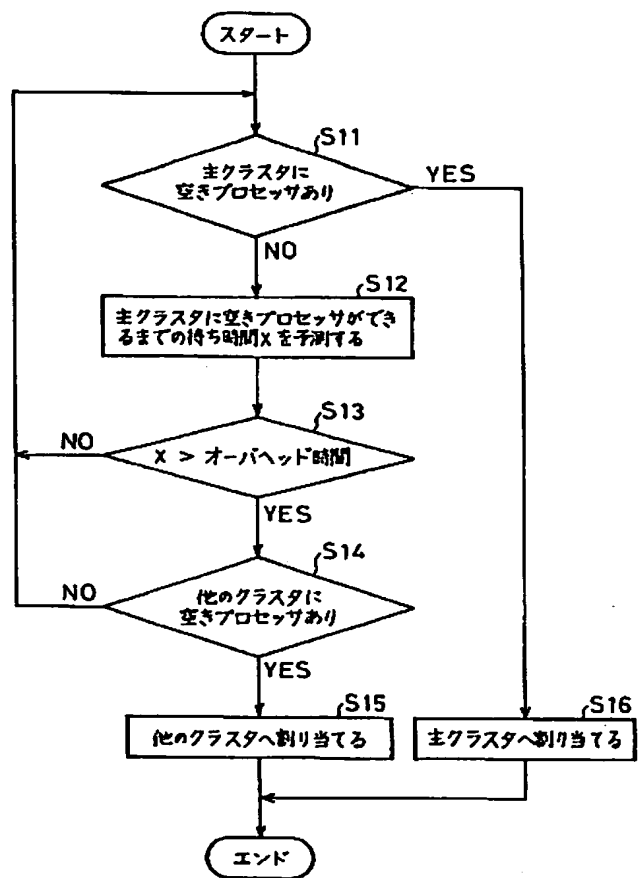
1 2 0 …予測結果

1 3 …スケジューラ

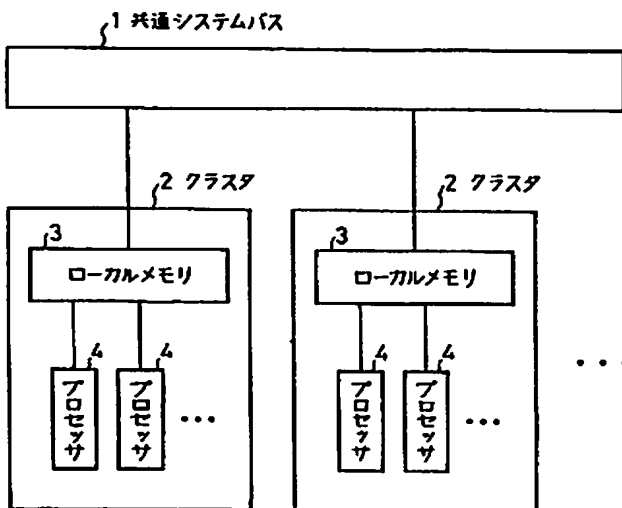
【 図1 】



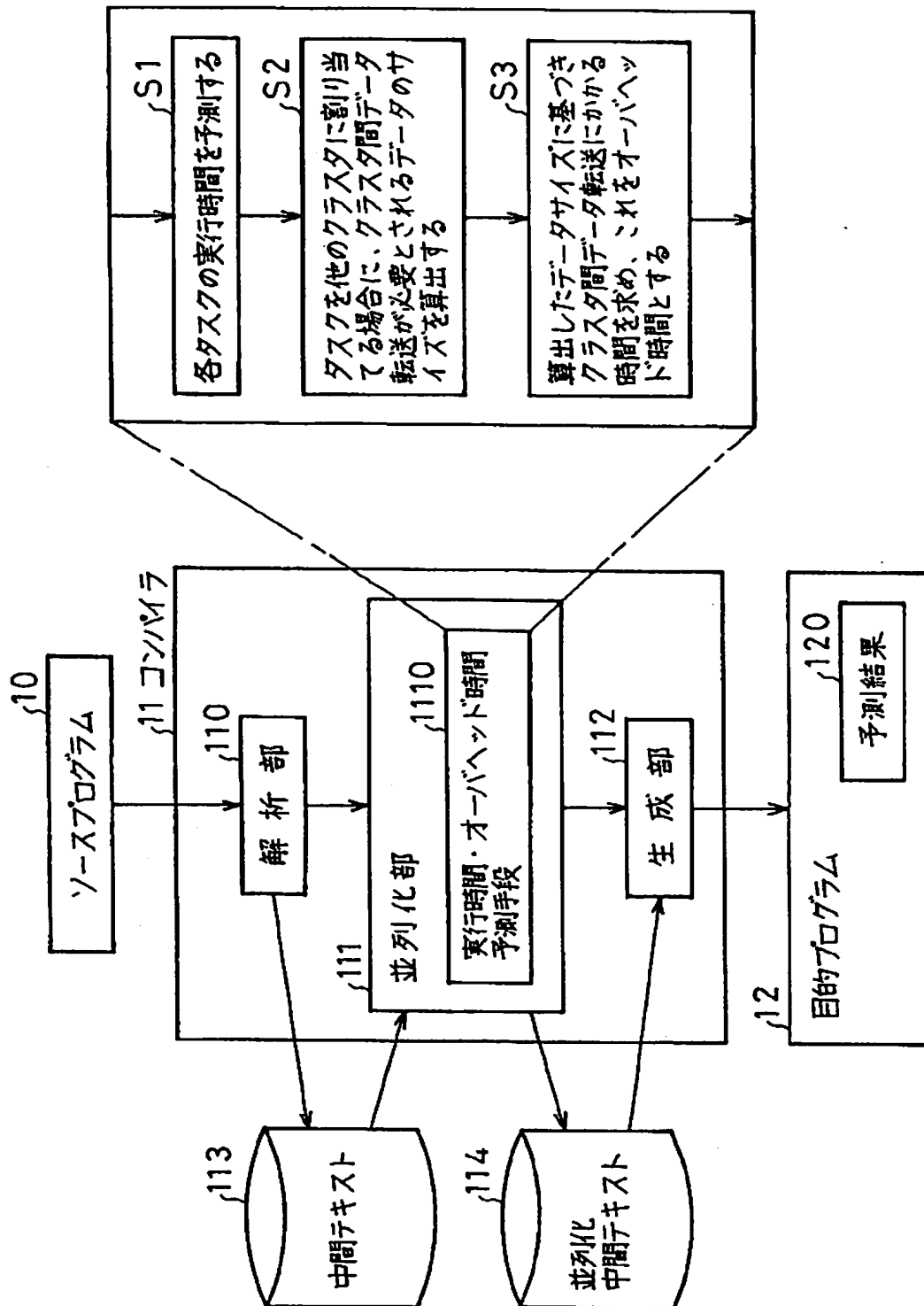
【 図3 】



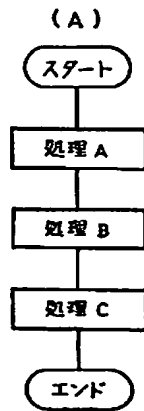
【 図6 】



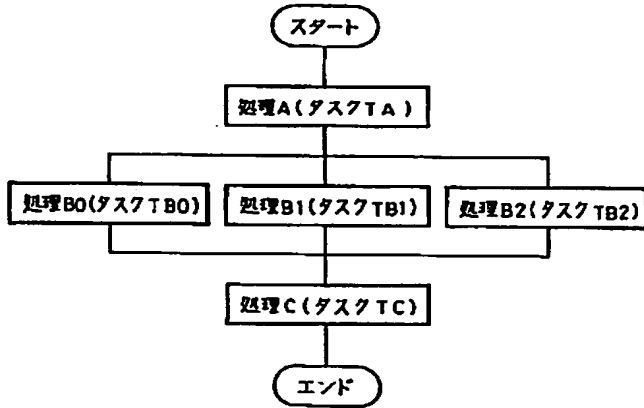
【 図2 】



【 図4 】



(B)



【 図5 】

